



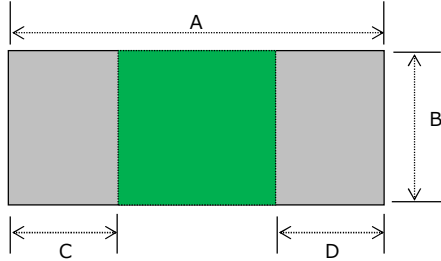
(基板実装後保護コートされることを前提としたモジュール対象部品です)

用途

低抵抗高周波対応用として、導電接着材で基板にマウントする厚みの薄い Face down NTC Thermistor Chip

用途例： 通信基地用温度可変減衰器

外形寸法



Orange box : Thermister

Grey box : Electrode

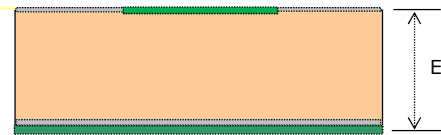
Green box : Epoxy Resin

【単位：mm】

A	1.00	±0.10
B	0.50	±0.10
C	0.30	±0.15
D	0.30	±0.15
E	0.32Max.	

参考値

参考値



電気的特性

- 1 ゼロ負荷抵抗値
- 2 B定数

【一覧表】

品名	抵抗値 (25℃)		B定数 (25℃/50℃) ( K )	参考値
ITH-30Ω	30Ω	±10%	2150	±3%
ITH-40Ω	40Ω	±10%	2150	±3%
ITH-50Ω	50Ω	±10%	2150	±3%
ITH-60Ω	60Ω	±10%	2200	±3%
ITH-80Ω	80Ω	±10%	2200	±3%
ITH-100Ω	100Ω	±10%	2250	±3%

- 3 最大許容電力 : 50 mW [ at 25℃]
- 4 使用温度 : -40℃～+125℃
- 5 熱時定数 : 約 10 秒

抵抗・周波数特性

周波数変化による抵抗値変動を抑制しており、DC～10GHzという極めて広い帯域において安定した温度センシングを実現します。

一般的なサーミスタの場合、印加信号の周波数（または信号速度）が上昇すると抵抗値が急激に減少。

サーミスタとしての温度検出機能が損なわれます。

